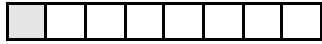


4.2 論理演算の応用

ビットの on/off



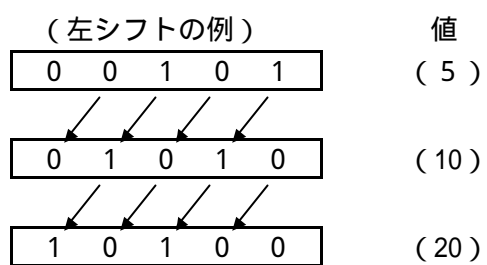
特定のビットを on (または off) にする

足し算のしくみ

半加算器 (half adder) と全加算器 (full adder)

$$\begin{array}{r}
 0 \\
 + 0 \\
 \hline
 0
 \end{array}
 \qquad
 \begin{array}{r}
 0 \\
 + 1 \\
 \hline
 1
 \end{array}
 \qquad
 \begin{array}{r}
 1 \\
 + 0 \\
 \hline
 1
 \end{array}
 \qquad
 \begin{array}{r}
 1 \\
 + 1 \\
 \hline
 10
 \end{array}$$

かけ算のしくみ (シフト演算)



フリップフロップ回路

ビットを記憶する回路

高速の主記憶装置 (SRAM) で利用される